**ใบรับรองโครงงาน**

**คณะเทคโนโลยีอุตสาหกรรม มหาวิทยาลัยราชภัฏอุบลราชธานี**

-------------------------------------------------------------------------------------------------------

**ชื่อโครงงาน** การพัฒนาระบบการออกแบบไมโครโปรเซสเซอร์ด้วยภาษา VHDL และ FPGA   
 เพื่อประโยชน์ในการนำมาใช้ควบคุมอุปกรณ์

A DEVELOPMENT MICROPROCESSOR DESIGN SYSTEM BY VHDL LANGUAGE  
 AND FPGA FOR EQUIPMENT CONTROLLING

**ผู้จัดทำโครงงาน** นายอรรถพล สมผล รหัสประจำตัวนักศึกษา 54122970322

นายนำโชค ไม้น้อย รหัสประจำตัวนักศึกษา 54122970330

นายปิยะณัฐ จันทสุข รหัสประจำตัวนักศึกษา 54122970336

**ปริญญา**  วิทยาศาสตรบัณฑิต

**สาขาวิชา** เทคโนโลยีคอมพิวเตอร์

**ปีการศึกษา** 2557

**อาจารย์ที่ปรึกษาโครงงาน** ผู้ช่วยศาสตราจารย์สุระเจตน์ อ่อนฤทธิ์

อาจารย์ปิยภัทร โกษาพันธุ์

|  |  |  |
| --- | --- | --- |
| **คณะกรรมการสอบโครงงาน** | | |
|  | | |
| ผู้ช่วยศาสตราจารย์สุระเจตน์ อ่อนฤทธิ์ | ……………………………………… | ประธานกรรมการ |
| อาจารย์ปิยภัทร โกษาพันธุ์ | ……………………………………… | กรรมการ |
| อาจารย์เฉลิมเกียรติ สุตาชา | ……………………………………… | กรรมการ |
| อาจารย์อรอุมา เนียมหอม | ……………………………………… | กรรมการ |
| อาจารย์วจิราภรณ์ บุญใหญ่ | ……………………………………… | กรรมการ |

**วัน เดือน ปี ที่สอบ** 11 มีนาคม 2558 **เวลา** 11.30 น. **สถานที่สอบ** อาคารเรียน 50 ห้องประชุมต้นคูน

กลุ่มวิชาเทคโนโลยีคอมพิวเตอร์ คณะเทคโนโลยีอุตสาหกรรม มหาวิทยาลัยราชภัฏอุบลราชธานี

อนุมัติให้รับโครงงานนี้เป็นส่วนหนึ่งของการศึกษา

หลักสูตรปริญญาวิทยาศาสตรบัณฑิต สาขาวิชาเทคโนโลยีคอมพิวเตอร์

(ผู้ช่วยศาสตราจารย์สุระเจตน์ อ่อนฤทธิ์)

ประธานกลุ่มวิชาเทคโนโลยีคอมพิวเตอร์

วันที่.........เดือน........................พ.ศ……….